|  |  |
| --- | --- |
| essg | Escola Secundária de Sebastião da Gama |
| Sistemas Digitais e Arquitetura de Computadores – Módulo 3 |
| Ano 10º - Turma N |
| Prof. Carlos Pereira |

*Exercício 3*

***Circuitos lógicos combinatórios com multiplas saídas***

**Nome 1**

**Nome 2**

**Data: xx/xx/2018**

## Exercício

Pretende-se um circuito que indique se a soma dos 3 bits de entrada é ímpar.

## Tipo de circuito

Trata-se de um circuito descodificador 3:\_\_\_\_

## Tabela de verdade e Expressão booleana

Escreve aqui a expressão booleana do teu circuito, bem como a tabela de verdade.

## Circuito lógico

Coloca aqui a imagem do circuito lógico desenvolvido no LOGISIM.